



ДОЛІЦЬ Д. О. КІВРА, 2016

| | |
|---------------|--|
| Перв. примен. | |
| Справ. № | |
| Подп. и дата | |
| Инв. № дубл. | |
| Взам. инв. № | |
| Подп. и дата | |
| Инв. № подл. | |

| | | | | | | | | |
|-------------------|--------------|-------------|--------|------|---|------|-------|---------|
| PB22.411613.001EC | | | | | | | | |
| | | | | | | Лит. | Маса | Масштаб |
| Зм. | Арк. | № документа | Підпис | Дата | Пристрій цифрової обробки сигналу Структурна схема | | | |
| Розробив | Доліц Д. О. | | | | | | | |
| Перевірив | | | | | | | | |
| Т.контр. | | | | | | | | |
| Н.контр. | | | | | | | | |
| Затв. | Яненко О. П. | | | | Аркуш | | Архів | |
| | | | | | НТУУ "КПІ" РТФ | | | |